

Seminar High Performance Platforms

Donnerstag, 22. Juli 2010, 09:00-18:00

LRZ, Seminarraum 1

Thema	Titel	Name	Betreuer		Start	Ende
CH-H-2	Understanding Multi and Many Core Architectures and Their Impacts	Lucas	Danciu	H	09:00	09:55
CP-P-2	Hybrid MPI, OpenMP Programming	Engelmann	Klausecker	P	09:55	10:30
CP-P-1	The NVIDIA CUDA Programming Model	Nogina	Liu	P	10:30	11:05
	Kaffeepause			K	11:05	11:20
EH-H-1	Power and Energy Consumptions in High-Performance Platforms	Schulz	Schmitz	H	11:20	12:15
EH-P-3	Green Destiny	Schönl	Knittl	P	12:15	12:50
	Mittagspause			M	12:50	13:35
EH-H-2	Green HPC	Ibisch	Yampolskiy	H	13:35	14:30
EH-P-2	Leistungsaufnahme von Mikroprozessoren am Beispiel des Intel Pentium 4	Schmidt, F.	Lindinger	P	14:30	15:05
	Kaffeepause			K	15:05	15:20
CV-H-2	Grundlagen und Konzepte zur Intrusion Detection in verteilten Systemen	Schmidt, B.	Felde	H	15:20	16:15
SH-H-1	Storage Virtualization	Marouane	Metzker	H	16:15	17:10
SV-P-1	Fallstudie: Oceanstore	Satzger	Schiffers	P	17:10	17:45